



## LISTA PROVISIONAL DE ASIGNACIÓN DE TFG

Convocatoria Julio 2013

Nombre	Tutor	Cód.	Título
<b>Barbado González, Alberto</b>	T. Riesgo	<b>J13-5</b>	<i>Calibración y puesta a punto de sensores químicos para medidas en emisiones medioambientales</i>
<b>Castañares Franco, César</b>	P. Alou	<b>J13-23</b>	<i>Diseño de un Rectificador Trifásico Integrado con Convertidor DC-DC para Aplicaciones Aeronáuticas</i>
<b>Fernández López-Rey, Víctor</b>	E. de la Torre	<b>J13-32</b>	<i>Modelado de hardware evolutivo sobre plataformas CUDA</i>
<b>García Ezquiaga, Idoya</b>	F. Moreno	<b>J13-10</b>	<i>Desarrollo de algoritmos para la interacción de sistemas en un entorno inteligente. Detección e identificación de objetos</i>
<b>Giménez Rosado, Carlos</b>	E. de la Torre	<b>J13-17</b>	<i>Detección de movimiento con cámaras 3D para un sistema de aviso de colisiones</i>
<b>Gordillo Hualde, Fco. Javier</b>	J. Portilla	<b>J13-16</b>	<i>Desarrollo de una interfaz gráfica para una tableta Android, para depuración de herramientas en redes de sensores</i>
<b>Lanza Robles, Diego</b>	E. de la Torre	<b>J13-29</b>	<i>Implementación en Hardware de un algoritmo Evolutivo</i>
<b>Llorente García, Esther</b>	F. Moreno	<b>J13-42</b>	<i>Visual tracking de objetos en movimiento</i>
<b>Moreno-Arrones, Natalia</b>	O. García	<b>J13-7</b>	<i>Circuitos para la generación de campos magnéticos para tratamiento biomédicos mediante hipertermia magnética</i>
<b>Muñoz, Santiago</b>	E. de la Torre	<b>J13-8</b>	<i>Comparativa de algoritmos implementados en FPGAs y GPGPUs aplicados a visión 3D</i>
<b>Polop, Javier</b>	E. de la Torre	<b>J13-1</b>	<i>Análisis de fitness y latencia en Hardware Evolutivo para auto-reparación de fallos (self-healing) en FPGAs</i>
<b>Sallé Moreno, Carlos</b>	E. de la Torre	<b>J13-28</b>	<i>Implementación de una herramienta para el diseño de sistemas reconfigurables modulares</i>
<b>Sebastián Revuelta, Pablo</b>	J.A. Oliver	<b>J13-44</b>	<i>Wireless Power transfer (I): Medium distance, medium power</i>
<b>Vázquez Antolín, Fco. Javier</b>	E. de la Torre	<b>J13-26</b>	<i>Evolución Hardware concurrente en redes de FPGAs</i>
<b>Viñarás Molinero, Darío</b>	F. Moreno	<b>J13-24</b>	<i>Distribución de una red neuronal artificial en una red de sensores inalámbrica para la compresión de múltiples imágenes</i>

La próxima semana se publicará la Lista Definitiva con todas las posibles incidencias o subsanaciones resueltas.

20 de septiembre de 2013

