# C:\Users\miros\AppData\Local\Microsoft\Windows\INetCache\Content.MSO\FF764CB3.tmpDIVISIÓN DE INGENIERÍA ELECTRÓNICA

ESCUELA TÉCNICA SUPERIOR DE INGENIEROS INDUSTRIALES UNIVERSIDAD POLITÉCNICA DE MADRID (UPM)

Industrial Council 2018/2019

Ficha de Solicitud para la realización de TRABAJO FIN DE GRADO / MÁSTER

Nombre y apellidos: Nº de matrícula:

**FOTO**

Fecha de nacimiento: Email:

Dirección: Teléfono:

Año de ingreso en la Escuela: Plan de estudios:

Especialidad: Nº ECTS aprobados / Nº ECTS totales: /

Calificación media de las asignaturas aprobadas:

|  |  |  |  |
| --- | --- | --- | --- |
| IDIOMAS | Inglés | Otro: | Otro: |
| Traduce |  |  |  |
| Habla |  |  |  |
| Escribe |  |  |  |

# PROYECTOS DE INTERÉS

Indique por orden de preferencia los proyectos en los que esté interesado:

|  |  |  |  |
| --- | --- | --- | --- |
|  |  | High Voltage conversion (1000V) for **Electric Propulsion Units**  |  |
|  | GAT - Generate Analysis Tool – **Automation of analysis for flight designs** |  |
|  | Very High Power System behaviour modelling for the **new ISS (Deep Space Gateway)**  |  |
| http://www.infoespacial.com/wp-content/uploads/Logo-thales1.gif |  | Desarrollo y caracterización eléctrica y térmica de un transformador específico para **aplicaciones de vuelo en satélites** |  |
|  | Implementación de estándares de comunicaciones y validación del concepto en tarjeta multipropósito Basada en **FPGA reconfigurable** |  |
| http://www.ingenieriaviesca.com/images/00_logo_viesca.jpg |  | Cálculo de características de inductancias de núcleo abierto para convertidores de **gran potencia** (I cores) |  |
| http://www.ibersp.com/images/fabricantes/9b.jpg |  | **3D Power technology** simulation and modelling applied to power converters |  |
| https://encrypted-tbn3.gstatic.com/images?q=tbn:ANd9GcQuRZIrzzpXPhCM0SWLJeDAu9T17AsMZ6aFrKuVZJHjttrQIbsFx45alKnR |  | High Efficient, High Power Density & Cost Optimized Power Converters for **Solar, UPS, EV** (R&D center in Nuremberg) |  |
| http://www.ifema.es/PresentacionInet/groups/public/documents/imagen/ins_p_461533.jpg |  | **Power converter**: new EMI filter, coils redesign, simulations and support for prototyping and testing |  |
|  | **Application of SiC technology** over a previous converter based in Si technology and support in analyses and characterization tests |  |
|  | **Semi-controlled Rectifier with output in HVDC:** Transformer-autotransformer SoA and analysis, rectifier losses analysis, simulations and support for prototyping and testing |  |
|  |  | **Convertidor bidireccional** para inyectar/absorber los picos de energíagenerados en automoción |  |
|  |  | New high efficiency and minimum cost conversion topologies based on WBG semiconductors |  |
|  |  | Compact **GaN Based Switching Inverter** to Drive Inkjet Print Heads | □ |

**NOTAS: Documentación a presentar junto con esta ficha para la solicitud de TFG**

* Expediente académico (será válido el generado a través de la web oficial de la universidad/escuela)

Esta ficha junto con el expediente académico se enviarán por correo electrónico a gi.cei@upm.es